

# Linear IC and Module Circuits (cont'd)

<p><b>ECG1712</b> 22-Pin DIP See Fig. L121 VCR Video Processor for Recording, <math>V_{CC}=5\text{ V}</math></p> <p> <math>\text{PB AMP IN}</math> 1    22 <math>\text{BUFFER AMP 2 OUT}</math>  <math>\text{AGC DET}</math> 2    21 <math>\text{PB/REC SEL}</math>  <math>\text{AGC AMP IN}</math> 3    20 <math>\text{CLAMP IN}</math>  <math>\text{AGC DET IN}</math> 4    19 <math>\text{GROUND}</math>  <math>\text{CLAMP IN}</math> 5    18 <math>\text{BUFFER AMP 1 OUT}</math>  <math>\text{PULSE DELAY IN}</math> 6    17 <math>\text{NL IN}</math>  <math>V_{CC}</math> 7    16 <math>\text{CLAMP IN}</math>  <math>\text{FM MOD COUPLING}</math> 8    15 <math>\text{MAIN EMPH}</math>  <math>\text{W/D CLIP IN}</math> 9    14 <math>\text{W/D CLIP IN}</math>  <math>\text{FM MOD OUT}</math> 10    13 <math>\text{W/D CLIP IN}</math>  <math>\text{FM MOD IN}</math> 11    12 <math>\text{FM MOD IN}</math> </p>	<p><b>ECG1713</b> 18-Pin DIP See Fig. L115 VCR Line Noise Cancelling Circuit, <math>V_{CC}=5\text{ V Typ}</math></p> <p> <math>\text{LINE NOISE CANCEL OUTPUT}</math> 1    18 <math>\text{DIFF AMP IN}</math>  <math>\text{GROUND}</math> 2    17 <math>\text{IN}</math>  <math>\text{FM INPUT}</math> 3    16 <math>\text{SWITCH IN}</math>  <math>\text{FM LIMITER}</math> 4    15 <math>\text{DIFF AMP OUT}</math>  <math>V_{CC}</math> 5    14 <math>\text{SWITCH IN}</math>  <math>\text{FM DEMOD}</math> 6    13 <math>\text{LIMITER IN}</math>  <math>\text{ECG1713}</math> 7    12 <math>\text{LIMITER OUT}</math>  <math>\text{ECG1713}</math> 8    11 <math>\text{DOC PULSE IN}</math>  <math>\text{ECG1713}</math> 9    10 <math>\text{FM DEMOD OUT}</math> </p>	<p><b>ECG1714M</b> 8-Pin DIP See Fig. L98 TV Remote Control Signal Amp, <math>V_{CC}=5\text{ V Typ}</math></p> <p> <math>\text{OUTPUT}</math> 1    8 <math>V_{CC}</math>  <math>\text{FILTER}</math> 2    7 <math>\text{INPUT}</math>  <math>\text{TANK}</math> 3    6 <math>\text{FILTER}</math>  <math>\text{PEAK HOLD}</math> 4    5 <math>\text{GROUND}</math> </p>
<p><b>ECG1714S</b> 8-Pin SIP See Fig. L35B TV Remote Control Signal Amp, <math>V_{CC}=8.5\text{ V Typ}</math></p> <p> <math>\text{OUTPUT}</math> 1  <math>\text{INTEGRAL CAP}</math> 2  <math>\text{TUNING COIL}</math> 3  <math>\text{PEAK HOLD CAP}</math> 4  <math>\text{GROUND}</math> 5  <math>\text{BYPASS CAP}</math> 6  <math>\text{INPUT}</math> 7  <math>V_{CC}</math> 8         </p>	<p><b>ECG1715</b> 18-Pin DIP See Fig. L115 Fluorescent Display Driver - 8 Circuits, <math>VEE=-50\text{ V Typ}</math></p> <p> <math>\text{INPUT 1}</math> 1    18 <math>\text{OUTPUT 1}</math>  <math>\text{INPUT 2}</math> 2    17 <math>\text{OUTPUT 2}</math>  <math>\text{INPUT 3}</math> 3    16 <math>\text{OUTPUT 3}</math>  <math>\text{INPUT 4}</math> 4    15 <math>\text{OUTPUT 4}</math>  <math>\text{INPUT 5}</math> 5    14 <math>\text{OUTPUT 5}</math>  <math>\text{INPUT 6}</math> 6    13 <math>\text{OUTPUT 6}</math>  <math>\text{INPUT 7}</math> 7    12 <math>\text{OUTPUT 7}</math>  <math>\text{INPUT 8}</math> 8    11 <math>\text{OUTPUT 8}</math>  <math>VEE</math> 9    10 <math>\text{GROUND}</math> </p>	<p><b>ECG1716</b> 10-Pin SIP-HS See Fig. L87 VCR Motor Driver with Braking, <math>V_{CC}=18\text{ V Max}</math>, <math>I_o=1.6\text{ A Max}</math></p> <p> <math>\text{GROUND}</math> 1  <math>V_{OUT 1}</math> 2  <math>V_Z 1</math> 3  <math>V_{REG}</math> 4  <math>F\text{ IN}</math> 5  <math>R\text{ IN}</math> 6  <math>V_{CC 1}</math> 7  <math>V_{CC 2}</math> 8  <math>V_Z 2</math> 9  <math>V_{OUT 2}</math> 10         </p>
<p><b>ECG1717</b> 16-Pin ZIL See Fig. L47A VCR Dual Switching Power Supply, 5 V, 9 V <math>V_{CC}=12\text{ V Typ}</math></p> <p> <math>V_{REG}</math> 1  <math>\frac{1}{2} V_{REG}</math> 2  <math>\text{ERROR AMP } -9\text{ V}</math> 3  <math>\text{ERROR AMP } +9\text{ V}</math> 4  <math>\text{FILTER}</math> 5  <math>\text{GROUND}</math> 6  <math>9\text{ V STOP}</math> 7  <math>9\text{ V DRIVE}</math> 8  <math>\text{GROUND}</math> 9  <math>5\text{ V DRIVE}</math> 10  <math>\text{ERROR AMP } +5\text{ V}</math> 11  <math>\text{OSC}</math> 12  <math>\text{OSC}</math> 13  <math>\text{CAP}</math> 14  <math>\text{DISCHARGE}</math> 15  <math>V_{CC}</math> 16         </p>	<p><b>ECG1718</b> 9-Pin SIP See Fig. L39 Dual Comparator/VCR, Single/Dual Supply, <math>V_{CC}=+36\text{ V}</math> or <math>\pm 18\text{ V Max}</math></p> <p> <math>V_{CC}</math> 1  <math>V_{O 1}</math> 2  <math>V_{IN -1}</math> 3  <math>V_{IN +1}</math> 4  <math>\text{GROUND}</math> 5  <math>V_{IN +2}</math> 6  <math>V_{IN -2}</math> 7  <math>V_{O 2}</math> 8  <math>V_{CC}</math> 9         </p>	<p><b>ECG1719</b> TO-3, 3-Pin See Fig. L11A Hybrid TV Voltage Regulator, Output = <math>+120\text{ V DC}</math>, 1 A</p>
<p><b>ECG1720</b> 16-Pin DIP See Fig. L112 Pulse Width Modulator/Dual Switching Reg, Outputs</p> <p> <math>\text{INV INPUT}</math> 1    16 <math>V_{REF}</math>  <math>\text{NON-INV INPUT}</math> 2    15 <math>V_{IN}</math>  <math>\text{OSC OUTPUT}</math> 3    14 <math>\text{EMITTER B}</math>  <math>+\text{CL SENSE}</math> 4    13 <math>\text{COLLECTOR B}</math>  <math>-\text{CL SENSE}</math> 5    12 <math>\text{COLLECTOR A}</math>  <math>R_T</math> 6    11 <math>\text{EMITTER A}</math>  <math>C_T</math> 7    10 <math>\text{SHUTDOWN}</math>  <math>\text{GROUND}</math> 8    9 <math>\text{COMPENSATION}</math> </p>	<p><b>ECG1721</b> 16-Pin DIP See Fig. L112 Pulse Width Modulator/Dual NOR Sw. Reg. Outputs/ + Output Pulse</p> <p><b>ECG1723</b> Pulse Width Modulator/Dual OR Sw. Reg. Outputs/ - Output Pulse</p> <p> <math>\text{INV INPUT}</math> 1    16 <math>V_{REF}</math>  <math>\text{NON-INV INPUT}</math> 2    15 <math>V_{CC}</math>  <math>\text{SYNC}</math> 3    14 <math>\text{OUTPUT B}</math>  <math>\text{OSC OUTPUT}</math> 4    13 <math>V_C</math>  <math>C_T</math> 5    12 <math>\text{GROUND}</math>  <math>R_T</math> 6    11 <math>\text{OUTPUT A}</math>  <math>\text{DISCHARGE}</math> 7    10 <math>\text{SHUTDOWN}</math>  <math>\text{SOFT-START}</math> 8    9 <math>\text{COMPENSATION}</math> </p>	<p><b>ECG1722</b> 18-Pin DIP See Fig. L115 Pulse Width Modulator/Dual Totem Pole Outputs, <math>V_{CC}=15\text{ V Typ}</math>, <math>V_C=4.5\text{ V}</math> to <math>35\text{ V}</math></p> <p> <math>+\text{ ERROR}</math> 1    18 <math>V_{REF}</math>  <math>-\text{ ERROR}</math> 2    17 <math>V_{CC}</math>  <math>\text{COMPENSATION}</math> 3    16 <math>\text{OUTPUT B}</math>  <math>\text{CSOFT-START}</math> 4    15 <math>\text{GROUND}</math>  <math>\text{RESET}</math> 5    14 <math>V_C</math>  <math>-\text{ CS}</math> 6    13 <math>\text{OUTPUT A}</math>  <math>+\text{ CS}</math> 7    12 <math>\text{SYNC}</math>  <math>\text{SHUTDOWN}</math> 8    11 <math>\text{RDEAD TIME}</math>  <math>\text{RTIMING}</math> 9    10 <math>\text{CTIMING}</math> </p>